



## NS4165B 5.0W 单声道 AB/D 类双模音频功率放大器

### 1 特性

- AB/D 类工作模式切换，电平设置
- 输出功率：3.3W(4Ω 负载/VDD=5V)  
5.4W(2Ω 负载/VDD=5V)
- 推荐工作电压：3V~5.5V
- 0.1%THD (1 W 输出功率、5V 电源、4Ω 负载)
- 高达 90%的效率
- ESOP8 封装

### 3 应用范围

- 蓝牙音响
- 扩音器
- 其他便携音响

### 2 说明

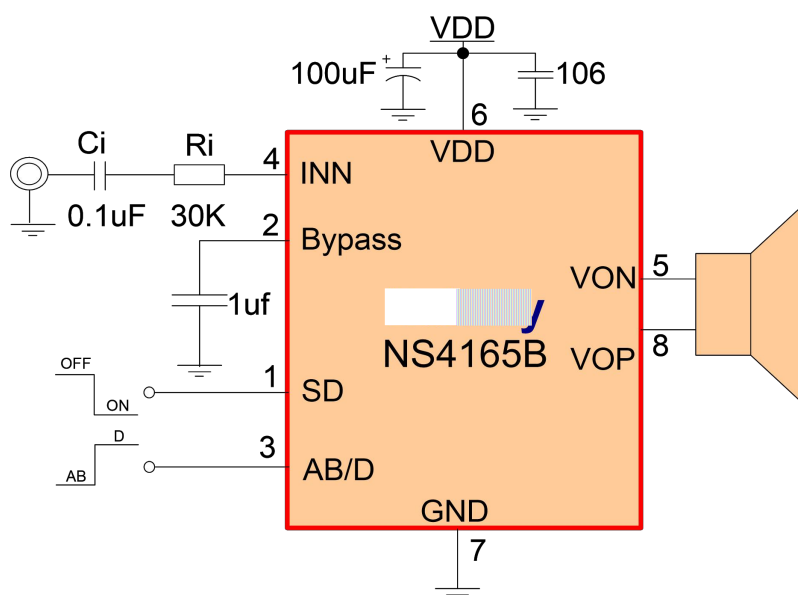
NS4165B 是一款 AB/D 类工作模式可切换，超低 EMI，无需滤波器，5.4W 高效率的单声道音频功放。AB/D 类工作模式可通过一个控制管脚高低电平切换，以匹配不同的应用环境。即使在 D 类工作模式下，NS4165B 采用先进的技术，在全带宽范围内极大地降低了 EMI 干扰，最大限度地减少对其他部件的影响。其输出无需滤波器的 PWM 调制结构及反馈电阻内置方式减少了外部元件、PCB 面积和系统成本。

NS4165B 在 5V 的工作电压时，能够向 2Ω 负载提供高达 5.4W 的输出功率。

NS4165B 内置过热保护功能，有效地保护芯片在异常工作状况下不被损坏。并且利用扩频技术充分优化全新电路设计，90%以上的效率更加适合低电压，高功率输出的音频系统。

NS4165B 提供 eSOP8 封装，额定的工作温度范围为-40℃至 85℃。

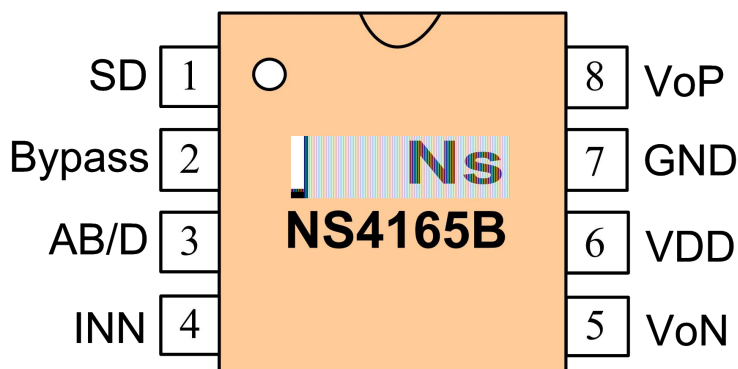
### 4 应用电路





## 5 管脚配置

NS4165B ESOP8 的俯视图如下图所示:



NS4165B 管脚说明:

| 管脚号 | 符号     | 功能描述                |
|-----|--------|---------------------|
| 1   | SD     | 关断控制脚(高电平关断, 低电平工作) |
| 2   | Bypass | 部参考电压外接去耦电容         |
| 3   | AB/D   | 类/D 类工作模式切换控制脚      |
| 4   | INN    | 信号输入端               |
| 5   | VoN    | 输出负端                |
| 6   | VDD    | 电源输入                |
| 7   | GND    | 电源地                 |
| 8   | VoP    | 输出正端                |



## 6 极限工作参数

| 参数                    | 最小值  | 最大值             | 单位   |
|-----------------------|------|-----------------|------|
| 电源电压                  | 3    | 6.5             | V    |
| 储存温度                  | -65  | 150             | °C   |
| 输入电压                  | -0.3 | V <sub>DD</sub> | V    |
| 耐 ESD 电压              | 2000 |                 | V    |
| 结温                    | 150  |                 | °C   |
| 推荐工作温度                | -40  | 85              | °C   |
| 推荐工作电压                | 3    | 5.5             | V    |
| 热阻                    |      |                 |      |
| $\theta_{JC}$ (eSOP8) |      | 20              | °C/W |
| $\theta_{JA}$ (eSOP8) |      | 80              | °C/W |
| 焊接温度                  |      | 220             | °C   |

注：如果器件工作条件超过上述极限值，可能对器件造成永久性损坏。上述参数仅仅是工作条件的极限值，不建议器件工作在推荐条件以外的情况，器件长时间工作在极限条件下，其可靠性及寿命可能受到影响。

## 7 功能框图

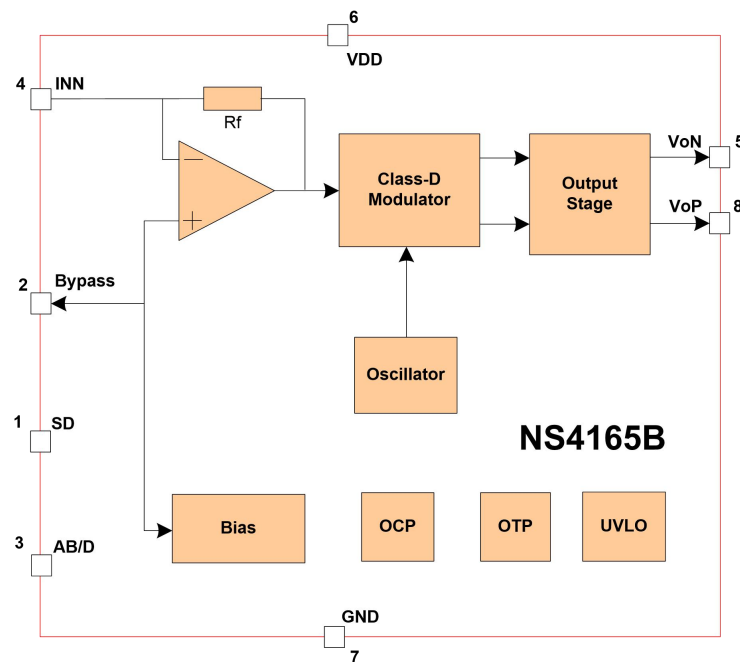


图 3



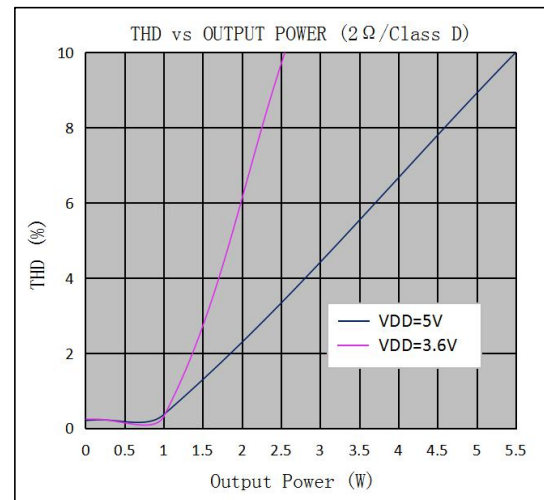
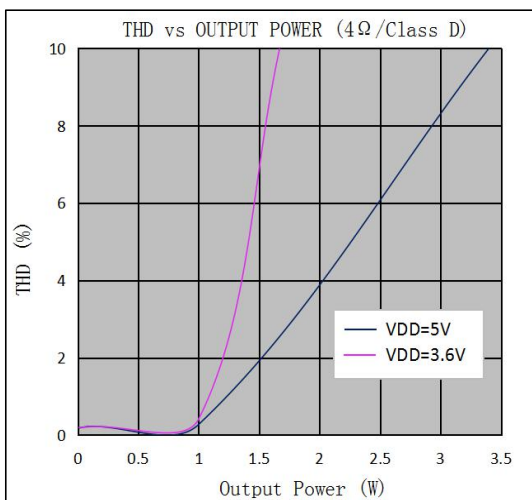
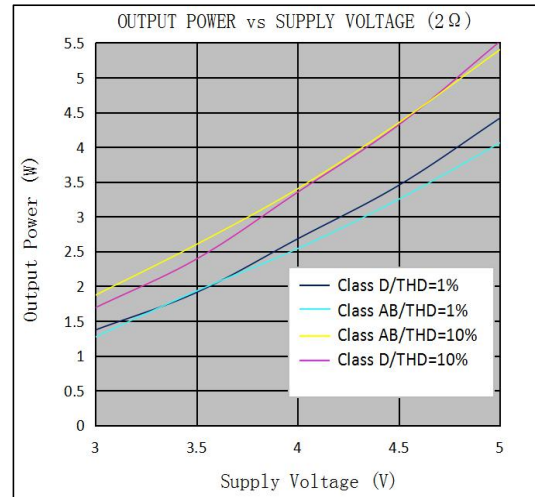
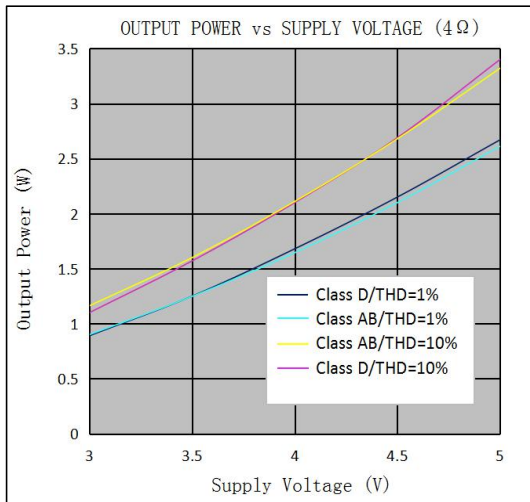
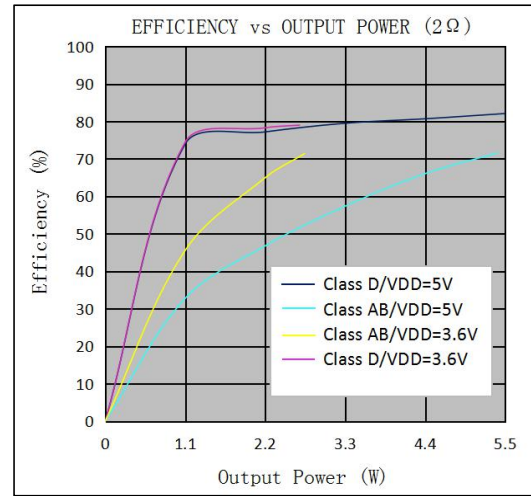
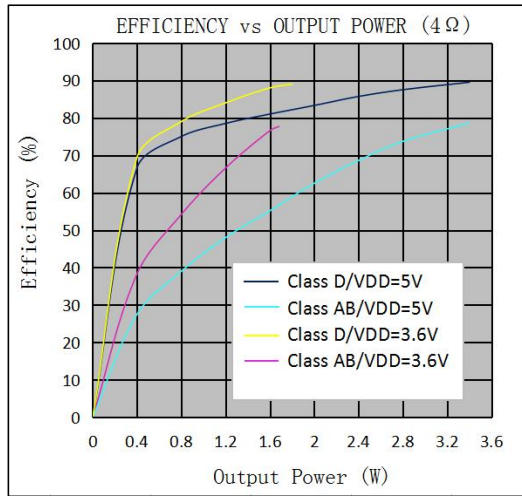
### 8 电气特性

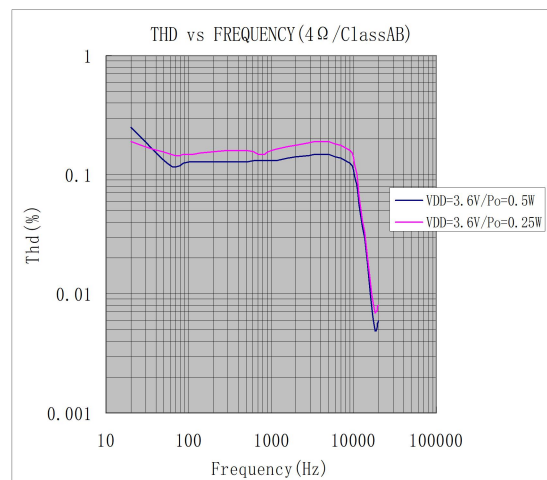
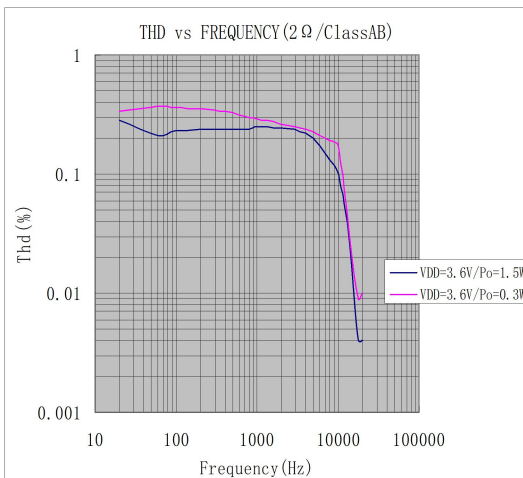
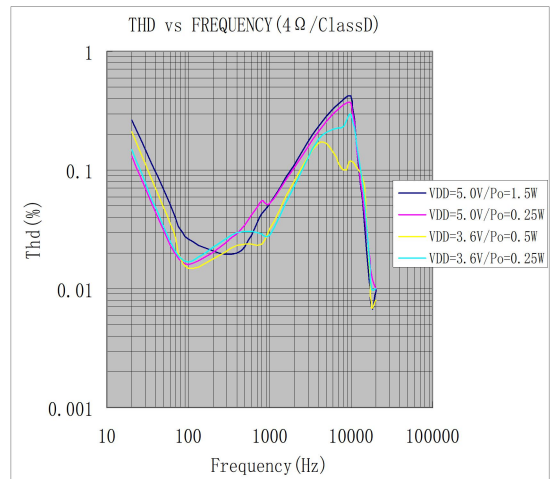
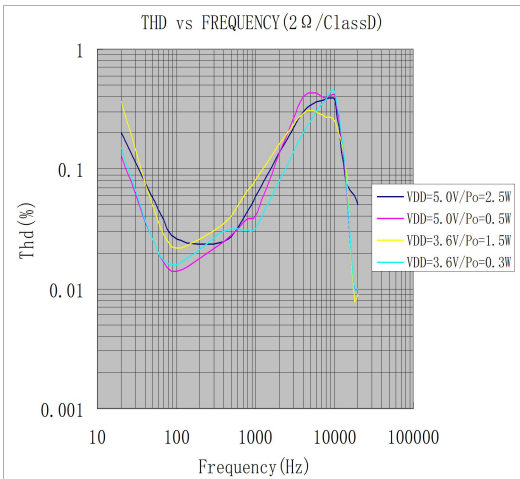
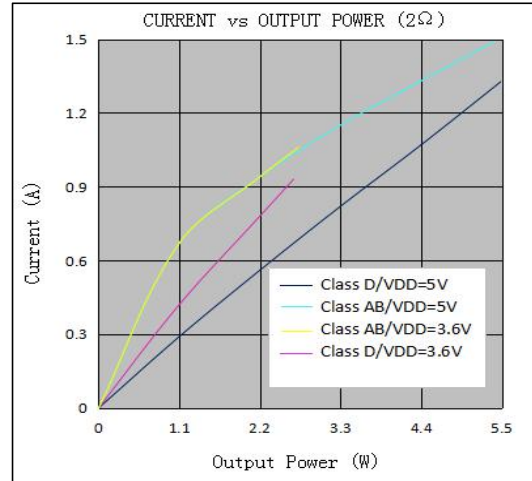
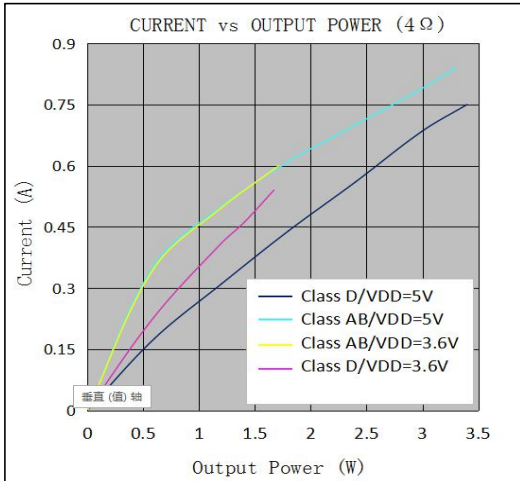
工作条件（除非特别说明）：T<sub>A</sub>=25°C，V<sub>DD</sub>=5V

| 符号               | 参数        | 测试条件   | 最小值 | 标准值 | 最大值             | 单位  |
|------------------|-----------|--|-----|-----|-----------------|-----|
| V <sub>DD</sub>  | 推荐工作电压    |  | 3   |     | 5.5             | V   |
| I <sub>DD</sub>  | 电源静态电流    | V <sub>DD</sub> =5.0V,V <sub>IN</sub> =0V,No load                        |     | 8   |                 | mA  |
| I <sub>SD</sub>  | 关断漏电流     | V <sub>CTRL</sub> =0V  |     | 1   |                 | μA  |
| PSRR             | 电源抑制比     | 217Hz  |     |     | -80             | dB  |
|                  |           | 20KHz  |     |     | -72             | dB  |
| CMRR             | 共模抑制比     |  |     | -70 |                 | dB  |
| f <sub>sw</sub>  | 调制频率      | V <sub>DD</sub> =3V to 5.5V  |     | 400 |                 | kHz |
| η                | 效率        | P <sub>O</sub> =2W,R <sub>L</sub> =4Ω,V <sub>DD</sub> =5V                |     | 83  |                 | %   |
| V <sub>IH</sub>  | 逻辑控制端-高电平 |  | 0.7 |     | V <sub>DD</sub> | V   |
| V <sub>LIL</sub> | 逻辑控制端-低电平 |  | 0   |     | 0.7             |     |
| P <sub>O</sub>   | 输出功率      | THD= 1%,ClassAB,<br>f=1KHz,R <sub>L</sub> =2 Ω                           |     | 4.0 |                 | W   |
|                  |           | THD= 10%,ClassAB,<br>f=1KHz,R <sub>L</sub> =2 Ω                          |     | 5.3 |                 | W   |
|                  |           | THD= 1%,ClassAB,<br>f=1KHz,R <sub>L</sub> =4 Ω                           |     | 2.5 |                 | W   |
|                  |           | THD= 10%,ClassAB,<br>f=1KHz,R <sub>L</sub> =4 Ω                          |     | 3.3 |                 | W   |
|                  |           | THD= 1%,ClassD,<br>f=1KHz,R <sub>L</sub> =2 Ω                            |     | 4   |                 | W   |
|                  |           | THD= 10%,ClassD,<br>f=1KHz,R <sub>L</sub> =2 Ω                           |     | 5.4 |                 | W   |
|                  |           | THD= 1%,ClassD,<br>f=1KHz,R <sub>L</sub> =4 Ω                            |     | 2.6 |                 | W   |
|                  |           | THD= 10%,ClassD,<br>f=1KHz,R <sub>L</sub> =4 Ω                           |     | 3.3 |                 | W   |
| THD+N            | 总失真度+噪声   | A <sub>VD</sub> =10,f=1kHz<br>R <sub>L</sub> =4 Ω , P <sub>O</sub> =1.0W |     | 0.1 |                 | %   |
| S/NR             | 信噪比       | R <sub>L</sub> =4 Ω , P <sub>O</sub> =2.0W                               |     | 78  |                 | dB  |



## 9 典型特性曲线







## 10 应用说明

### 10.1 工作模式设置

NS4165B 通过设置 SD 管脚电平使功放进入低功耗关断状态。高电平时芯片进入 powerdown 状态；低电平时功放打开，正常工作。内部有下拉电阻，悬空时功放打开。如下表：

| SD 管脚状态 | 放大器工作状态 |
|---------|---------|
| 高电平     | OFF     |
| 低电平     | ON      |
| 悬空      | ON      |

NS4165B 通过设置 AB/D 管脚电平的方式选择放大器工作在 AB 类或者 D 类。AB/D 管脚高电平时，放大器工作在 D 类模式。AB/D 管脚低电平时，放大器工作在 AB 类模式。AB/D 管脚内部有上拉电阻，悬空时，放大器工作在 D 类模式。如下表所示：

| AB/D 管脚状态 | 放大器工作模式  |
|-----------|----------|
| 高电平       | Class D  |
| 低电平       | Class AB |
| 悬空        | Class D  |

### 10.2 应用信息说明

#### 10.2.1 增益计算

NS4165B 增益通过外接输入电阻  $R_i$  设置。增益计算公式为：

$$A_v = 300k/R_i$$

300k 为芯片内部反馈电阻值，最大偏差为  $\pm 10\%$ 。

假如输入电阻  $R_i = 30k$ ，此时增益为： $A_v = 300k/30k = 10$  倍(20dB)。

#### 10.2.2 输入电容 $C_i$ 的选择

输入电容和输入电阻构成高通滤波器，转折频率为  $f_c = 1/(2\pi \times R_i \times C_i)$ 。过大的输入电容，增加成本、增加面积，这对于成本、面积紧张的应用来讲，非常不利。显然，确定使用多大的电容来完成耦合很重要。实际上，在很多应用中，扬声器 (Speaker) 不能够再现低于 100Hz—150Hz 的低频语音，因此采用大的电容并不能够改善系统的性能。除了考虑系统的性能，开关/切换噪声的抑制性能受电容的影响，如果耦合电容大，则反馈网络的延迟大，导致 pop 噪声出现，因此，小的耦合电容可以减少该噪声。假如输入电阻已经确定  $R_i = 30k$ ，转折频率取  $f_c = 53Hz$ ，输入电容  $C_i = 1/(2\pi \times R_i \times f_c) = 0.1\mu F$ 。

#### 10.2.3 旁路电容 $C_b$ 选择

$C_b$  决定 NS4165B 静态工作点的稳定性，所以当开启有爆裂的输入信号时它的值非常关键。 $C_b$  越大，芯片的输出倾斜到静态直流电压 (即  $V_{DD}/2$ ) 越慢，则开启的爆裂声越小。 $C_b$  取  $1\mu F$  可得到一个“滴答声”



和“爆裂声”都较小的关断功能。

## 10.2.4 电源滤波电容选择

在放大器的应用中，电源的旁路设计很重要，特别是对应用方案的噪声性能及电源电压抑制性能。设计中要求滤波电容尽量靠近芯片电源脚。典型的电容为 100uF 的电容并上 1uF 的陶瓷电容。

## 10.3 效率

NS4165B 利用扩展频谱技术充分优化全新数字放大器的电路设计，以提高效率。最高可达 85% 以上的效率更加适合低电压大功率输出场合。

## 10.4 保护电路

当芯片发生输出引脚与电源或地短路，或者输出之间的短路故障时，过流保护电路会关断芯片以防止芯片被损坏。短路故障消除后，NS4165B 自动恢复工作。当芯片温度过高时，芯片也会被关断。温度下降后，NS4165B 继续正常工作。当电源电压过低时，芯片同样会被关断，电源电压恢复后，芯片会再次启动。

## 10.5 layout 建议

NS4165B 工作 D 类模式时，应该考虑 EMI 干扰。应用时从以下几个方面可以最大限度降低 EMI 干扰：

1. 功放输出到喇叭的走线，连线尽量短，尽量宽，而且输出布线，连线尽可能远离敏感信号线和电路。
2. 功放电源脚的退耦电容尽可能靠近芯片引脚。电源线，地线最好采用星形接法。
3. 由于空间限制等原因应用环境比较恶劣时在输出端加磁珠和电容可以有效抑制 EMI 干扰。使用时磁珠和电容尽可能靠近芯片引脚。以下是 NS4165B 输出端加了磁珠和电容之后的应用设计参考电路：

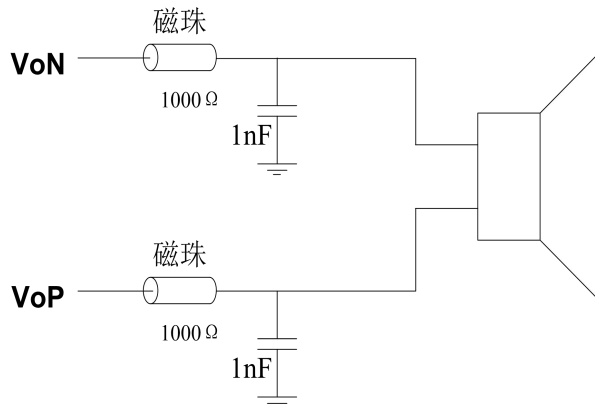
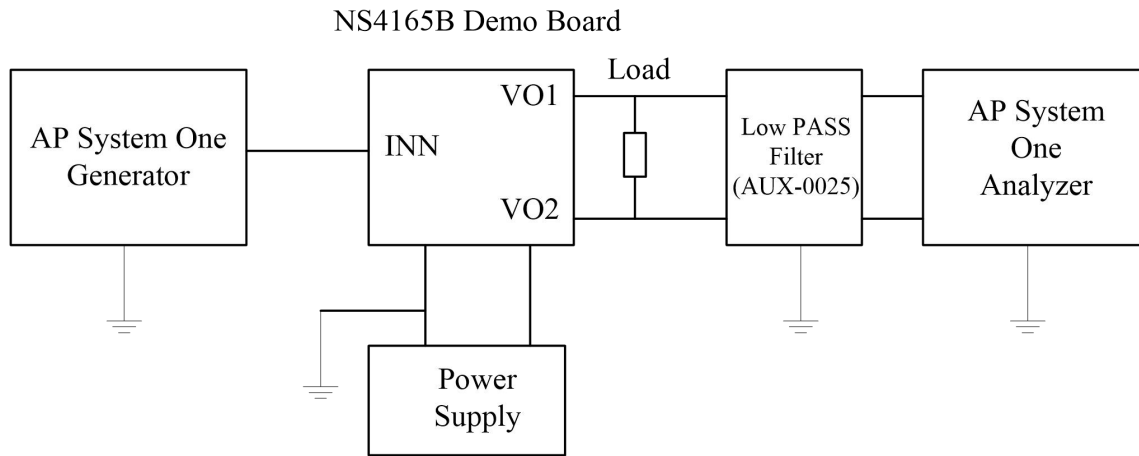


图 5 输出端加磁珠应用图





## 测试方法:



**注:** 测试 D 类时必须加低通滤波器, 一般由 33uH 电感和 1uF 电容构成。为减小功率损耗和干扰噪声, 让测试数据更加精准,

测试 NS4165B 时可选用电阻电容做滤波器, 电阻值选 500Ω, 电容值选 10nF。



## 12 封装信息

### ESOP-8 封装尺寸图

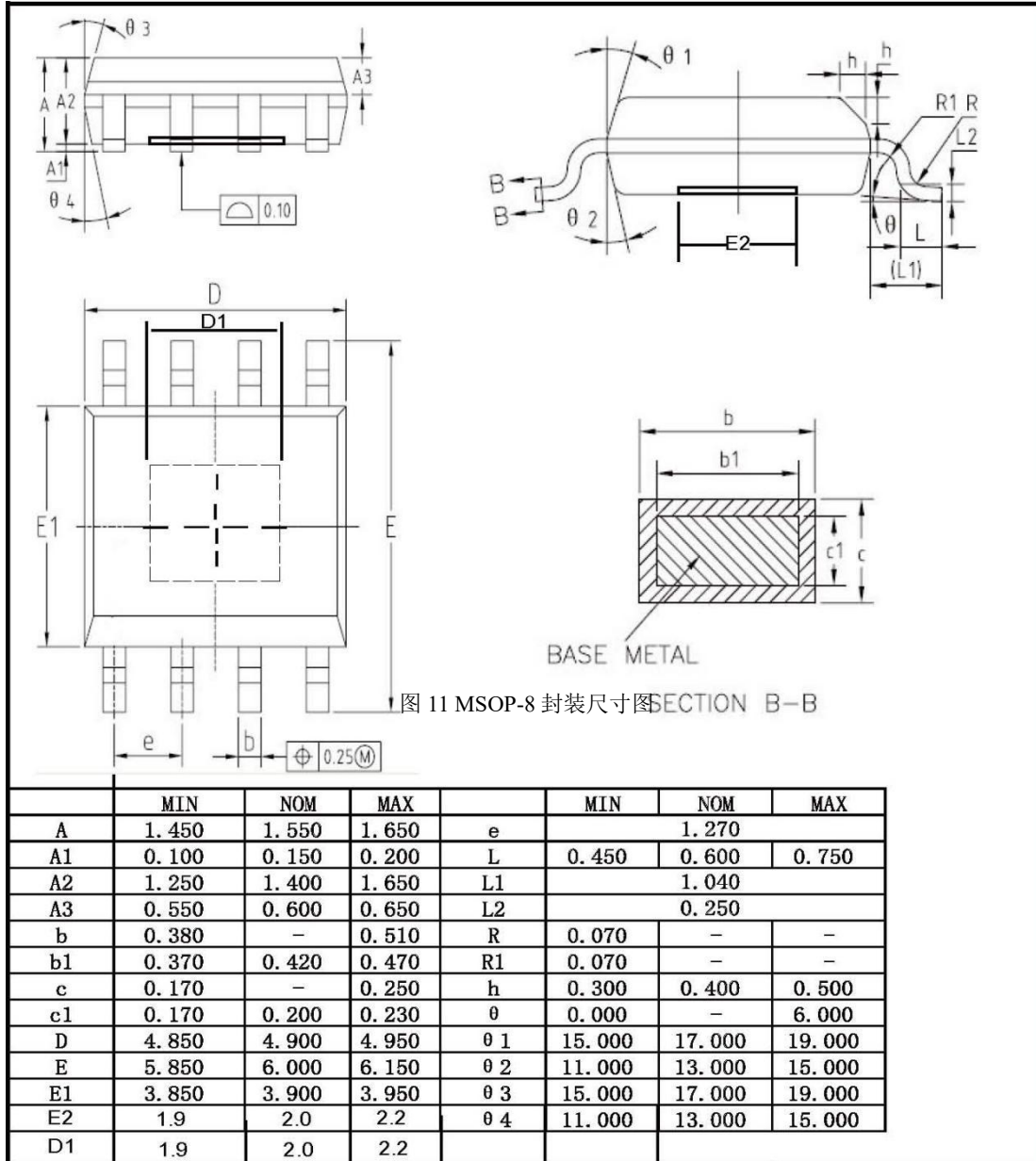


图 6 ESOP-8 封装尺寸图